東芝バイポーラ形リニア集積回路 シリコン モノリシック

# **TA8270HQ**

#### クラス KB 高効率 43W x 4CH 低周波電力増幅用

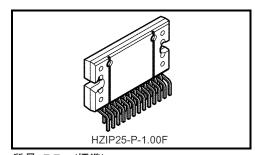
TA8270HQ はカーオーディオ用に開発した当社オリジナル: クラス KB (Class Keyed BTL) 高効率パワーIC です。

クラス  $\mathbf D$  の高効率アンプと異なり、ローパスフィルタによる外付け幅射対策が不要であるため、限られた  $\mathbf DIN$  サイズへの搭載が可能です。

従来型: クラス AB アンプに比べ約半分の発熱に抑えることで、ヒートシンク削減、カセット、CD、MD などのカーステレオ機器の内部温度上昇を低減できます。

また、出力段は PNP/NPN のピュアコンプリメンタリで構成され、 高出力、高音質を得ることができます。

カーオーディオ用に必要な、スタンバイスイッチ、ミュート機能、各種保護回路に加え、出力オフセット検出を含む自己診断機能を内蔵しています。



質量: 7.7 g (標準)

#### 特長

- 高出力です。
  - : POUTMAX (1) = 43 W (標準)

 $(V_{CC} = 14.4 \text{ V}, \text{ JEITA MAX}, \text{ RL} = 4 \Omega)$ 

- : POUTMAX (2) = 40 W (標準)
  - $(V_{CC} = 13.7 \text{ V}, \text{ JEITA MAX}, \text{ RL} = 4 \Omega)$
- : POUT (1) = 28 W (標準)

 $(V_{CC} = 14.4 \text{ V}, \text{ } f = 1 \text{ kHz}, \text{ THD} = 10\%, \text{ } R_L = 4 \Omega)$ 

: POUT (2) = 24 W (標準)

 $(V_{CC} = 13.2 \text{ V}, f = 1 \text{ kHz}, THD = 10\%, R_L = 4 \Omega)$ 

- 出力オフセット検出を含む自己診断機能 (25 ピン)
- 低歪率です。
  - : THD = 0.04% (標準)

 $(V_{CC} = 13.2 \text{ V}, \text{ f} = 1 \text{ kHz}, P_{OUT} = 2 \text{ W}, R_L = 4 \Omega)$ 

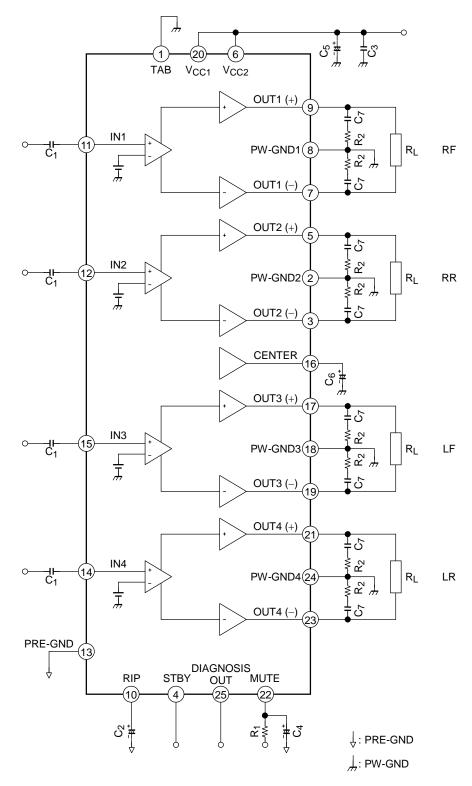
- 低雑音です。
  - : V<sub>NO</sub> = 0.13 mVrms (標準)

 $(V_{CC} = 13.2 \text{ V}, R_g = 0 \Omega, G_V = 26 \text{dB}, BW = 20 \text{ Hz} \sim 20 \text{ kHz})$ 

- スタンバイスイッチ内蔵(4ピン)
- ミューティング機能内蔵(22 ピン)
- 各種保護回路内蔵
  - : 熱しや断、過電圧、天絡、地絡、負荷短絡
- 動作電源電圧
  - :  $V_{CC (opr)} = 9 \sim 16 \text{ V}$
  - 注 1: 誤装着はしないでください。IC や機器に破壊や損傷や劣化を招くおそれがあります。
  - 注 2: これら保護機能は出力短絡などの異常状態を一時的に回避する機能であって、IC が破壊しないことを保証するものではありません。

動作保証範囲外では、これら保護機能が動作せず、出力短絡をするとICが破壊するおそれがあります。

## ブロック図



ブロック図内の機能ブロック/回路/定数などは、機能を説明するため、一部省略・簡略化している場合があります。

2 2004-05-07

## 動作説明 (ただし、1 チャネルで説明しています。)

#### 1. 電圧利得

本 IC は NF 端子を設けていないため、電圧利得 GV は IC 内部で決定されます。

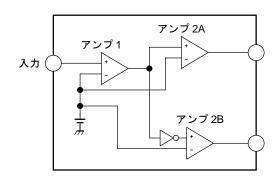


図1 アンプ構成

アンプ 1 の電圧利得:  $GV_1 = 0dB$  アンプ 2A、B の電圧利得:  $GV_2 = 20dB$  BLT 接続による電圧利得:  $GV_1 = 6dB$ 

従って、アンプトータルの電圧利得 Gy は次式で決定されます。

 $GV = GV_1 + GV_2 + GV (BTL) = 0 + 20 + 6 = 26dB$ 

なお、NF 端子がないため電圧利得を調整することはできませんが、NF コンデンサが不要となるため、セットのトータルコストおよびスペースメリットに優れています。

#### 2. スタンバイスイッチ機能 (4ピン)

4 ピン (Stand-By 端子) を High、Low に制御することによりパワーの ON/OFF 制御が可能です。

4 ピンのスレッショルド電圧は約 3  $V_{BE}$  (標準) に設定されスタンバイ状態での電源電流は約  $2 \mu A$  (標準) となっています。

## 4 ピンコントロール電圧: V<sub>SB</sub>

Stand-by	Power	V <sub>SB</sub> (V)			
ON	OFF	0~1.5			
OFF	ON	3~V <sub>CC</sub>			

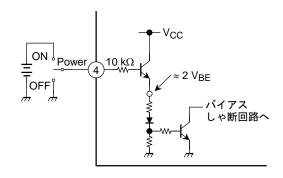


図 2 4 ピン  $\rightarrow$  High にて Power  $\rightarrow$  ON

#### <スタンパイスイッチのメリット>

- (1) マイコンからダイレクトに  $V_{CC} \rightarrow ON$ 、OFF を制御可能であり、スイッチングリレーを省くことができます。
- (2) 制御電流が微小なため、小電流容量のスイッチングリレーですみます。

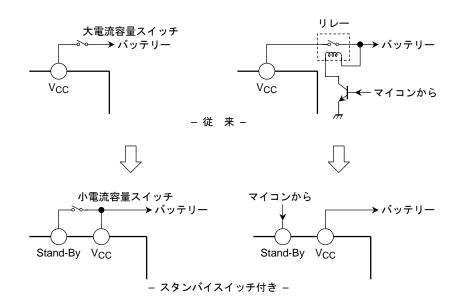


図3 スタンバイスイッチ

#### 3. ミューティング機能 (22 ピン)

22 ピンを "L" にすることでオーディオミュートが可能です。

ミュートの時定数は  $R_1$  と  $C_4$  で決定され、パワーON/OFF およびミュート ON/OFF 時ポップ音に関係しますのでご検討の上定数決定してください。(図 4、図 5 参照)

22 ピンシリーズ抵抗:  $R_1$  はミュート減衰量を考慮し、 $10~k\Omega$ 以下でご使用願います。

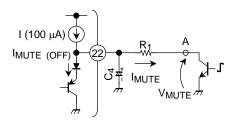
ミュート制御は、 $I_{MUTE} = 250 \mu A$  以上の能力があるトランジスタ/FET もしくはマイコンポートをご使用願います。

22 ピン端子電圧は 4.6 (低温)~3.2 V (高温) の温度特性をもちます。5 V 未満動作のマイコンを使用する際には注意してください。

なお、22 ピンのプルアップによるご使用はできるだけ避け、オープン/L にて制御願います。

やむを得ず 22 ピンをプルアップする場合は電流の流れ込みを防ぐため、ダイオードを介してプルアップしてください。

#### <推奨回路>



#### <プルアップ時応用回路>

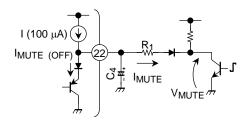


図4 ミューティング機能

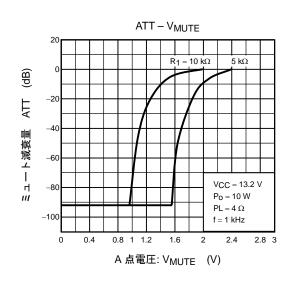
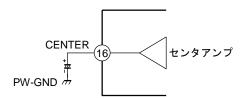


図 5 ミュート減衰量 – V<sub>MUTE</sub> (V)

#### 4. センタアンプ端子: CENTER (16 ピン)

本端子には、IC内部の出力段基準電圧を決めているセンタアンプの出力が接続されています。

本端子にコンデンサを接続しリップル成分を除去すること で音声出力の歪率を低く抑えています。

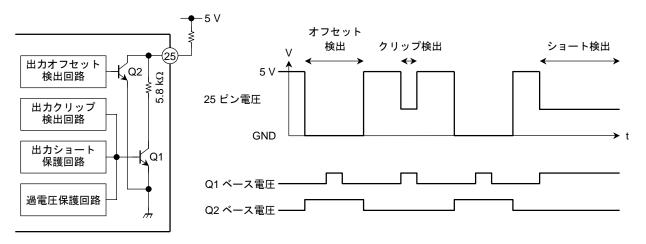


#### 図 6 CENTER

#### 5. 自己診断機能 (25 ピン)

自己診断機能は本IC周辺回路のさまざまな異常状態を検出しIC内部のトランジスタ (Q1) または (Q2) をオンさせることで IC 外部にその状態を知らせます。この機能を利用してパワーIC のみならず機器全体の保護システムが実現でき、信頼性の高いセット設計が可能となります。

25 ピンは図7に示すとおり NPN オープンコレクタ出力 (アクティブロー) となっています。 本機能を使用しない場合、25 ピン: オープンでご使用願います。



25 ピン: オープンコレクタ出力 (アクティブロー)

#### 図7 自己診断機能

# 5.1 OUT 端子と GND または V<sub>CC</sub> 端子が短絡されたとき V<sub>CC</sub> 端子に過電圧が印加されたとき

トランジスタ (Q1) がオンします。

なお、過電圧保護回路は VCC = 22 V以上 (標準) で動作します。

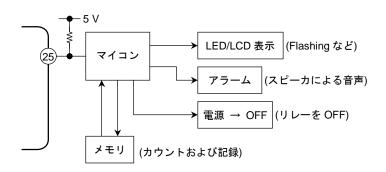


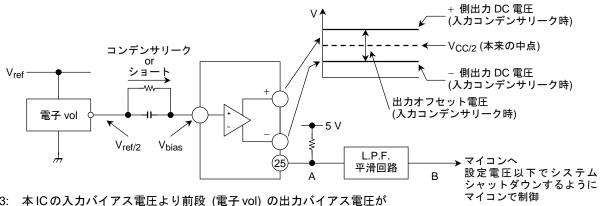
図8 応用例1

#### 5.2 負荷 (OUT-OUT) が短絡されたとき

トランジスタ (Q1) が出力信号に応じてオン/オフを繰り返します。

#### 5.3 入力コンデンサのリークなどにより出力端子にオフセット電圧が発生したとき (出力オフセット検出機能)

(-) アンプ出力電圧がオフセット検出スレッショルドレベルより低くなった場合にトランジスタ (Q2) がオンします。



注 3: 本ICの入力バイアス電圧より前段 (電子 vol) の出力バイアス電圧が 高い場合のコンデンサリークに対してのみ検出可能です。

#### 図9 応用例およびシステム原理

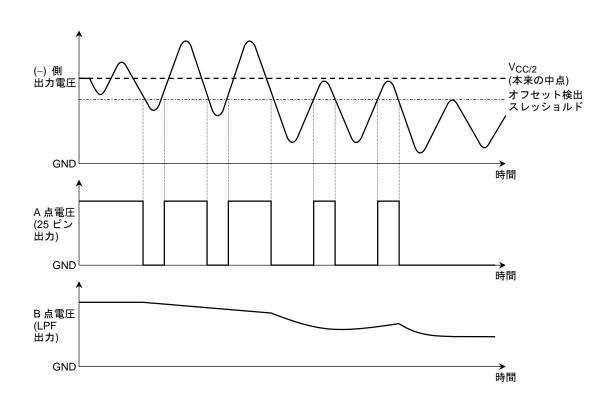
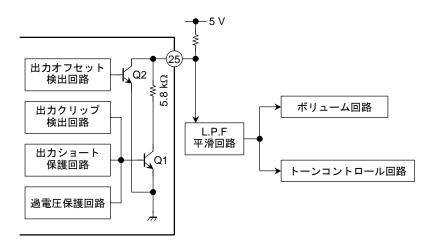


図 10

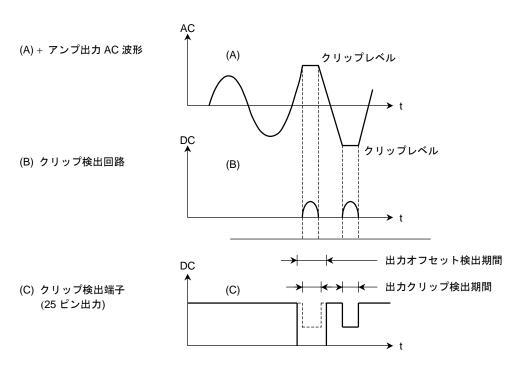
#### 6. 出力クリップ検出機能 (25 ピン)

25 ピンは図 11 に示すとおりオープンコレクタ出力 (アクティブロー) となっています。 出力波形がクリップした場合、IC 内蔵クリップ検出回路が働き、Q1 を ON します。 この信号を利用し、ボリューム、トーンコントロール回路を制御することによって、音質向上が可能です。 本機能を使用しない場合、25 ピン: オープンでご使用願います。 また、前項の自己診断機能が作動する状態 (異常状態) では、自己診断出力が優先します。



25 ピン: オープンコレクタ出力 (アクティブロー)

#### 図 11



注: 実際の出力波形は、出力オフセット検出が優先されるための実線の波形となります。

図 12 クリップ検出動作原理

# 最大定格 (Ta = 25°C)

		項	目			記号	定格	単位	
瞬	時電	源 電	圧 ((	( 0 . 2		V <sub>CC</sub> (surge)	50	V	
静	止	電	源	電	圧	V <sub>CC</sub> (DC)	25	٧	
動	作	電	源	電	圧	V <sub>CC</sub> (opr)	16	V	
出		力	電	電		I <sub>O (peak)</sub>	9	Α	
許		容	損	損		P <sub>D</sub> (注 4)	125	W	
動		作	温	温		T <sub>opr</sub>	-40~85	°C	
保		存	温	温		T <sub>stg</sub>	-55~150	°C	

注 4: Ta = 25°C、無限大放熱板使用時の外囲器熱抵抗  $(\theta_{i-T} = 1$ °C/W)

最大定格は瞬時たりとも超えてはならない規格です。

最大定格を超えると IC の破壊や劣化や損傷の原因となり、IC 以外にも破壊や損傷や劣化を与えるおそれがあります。いかなる動作条件においても必ず最大定格を超えないように設計を行ってください。

ご使用に際しては、記載された動作範囲内でご使用ください。

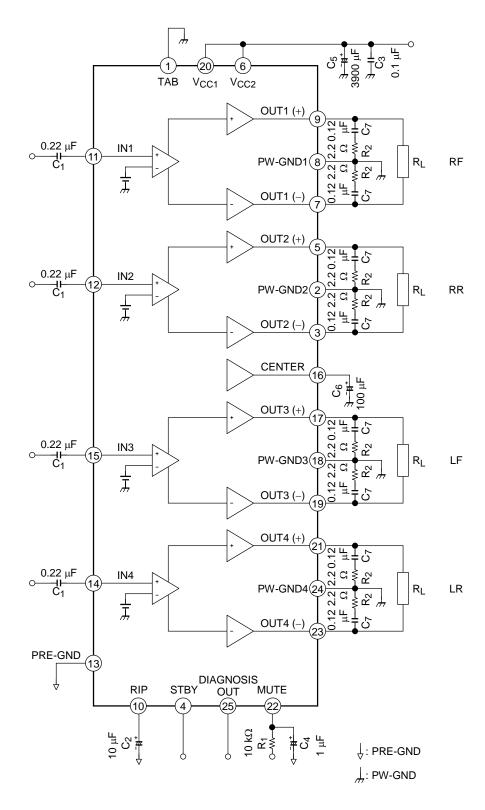
# 電気的特性 (特に指定なき場合、 $V_{CC}$ = 13.2 V、f = 1 kHz、 $R_L$ = 4 $\Omega$ 、Ta = 25°C)

		項		目			記号	測定 回路	測 定 条 件	最小	標準	最大	単位	
無	信	号	電	源	電	流	I <sub>CCQ</sub>	_	$V_{IN} = 0$	_	200	400	mA	
出							P <sub>OUT</sub> MAX (1)	_	V <sub>CC</sub> = 14.4 V, MAX POWER	_	43	_		
	力		電		力	P <sub>OUT</sub> MAX (2)	_	V <sub>CC</sub> = 13.7 V, MAX POWER		40		w		
ш	ш 23	/,		电		73	P <sub>OUT</sub> (1)	_	V <sub>CC</sub> = 14.4 V, THD = 10%		28		V V	
						P <sub>OUT</sub> (2)	_	THD = 10%	22	24	_			
全	高	調		波	歪	率	THD	_	P <sub>OUT</sub> = 2 W		0.04	0.2	%	
電		圧		利		得	$G_V$	_	V <sub>OUT</sub> = 0.775 Vrms (0dBm)	24	26	28	dB	
チ	ヤネ	ル	間	電	圧 利	得	$\Delta G_V$	_	V <sub>OUT</sub> = 0.775 Vrms (0dBm)	-1.0	0	1.0	ub	
出	出力	雑		音	電	圧	V <sub>NO</sub> (1)	_	$Rg = 0 \Omega$ , DIN45405		0.15		mVrms	
ш	<b>不</b> 比		Ħ	电	止	V <sub>NO</sub> (2)	_	$Rg = 0 \Omega$ , $BW = 20 Hz~20 kHz$		0.13	0.35	111 111113		
IJ	ツ	プ	ル	除	去	比	R.R.	_	$\begin{aligned} f_{rip} &= 100 \text{ Hz, Rg} = 620 \ \Omega \\ V_{rip} &= 0.775 \text{ Vrms (0dBm)} \end{aligned}$	40	50	1	dB	
ク		ス		٢	_	ク	C.T.	_	$Rg = 620 \Omega$ $V_{OUT} = 0.775 \text{ Vrms (0dBm)}$		65		dB	
出	カオ	フ	セ	ツ	ト電	圧	V <sub>OFFSET</sub>	_	_	-150	0	150	mV	
入		カ		抵		抗	R <sub>IN</sub>	_			90		kΩ	
ス	タ	ン	バ	イ	電	流	I <sub>SB</sub>	_	スタンバイ状態		2	10	μΑ	
ス		z	ン		バ	1	V <sub>SB</sub> H	_	POWER: ON	3.0	_	$V_{CC}$	V	
コント	<b>├</b> □	1 —		ル電	電 圧	V <sub>SB</sub> L	_	POWER: OFF	0	_	1.5	v		
111		о <del>–</del> /	ル 電 日	_	_	۲ 5)	V <sub>M</sub> H	_	MUTE: OFF		OPEN		_	
コント	ントロ			1 圧	(注		V <sub>M</sub> L	_	MUTE: ON, $R_1 = 10 \text{ k}\Omega$	0	_	0.5	V	
Ш	ュ	_	۲	減	衰	皇	ATT M	_	MUTE: ON V <sub>OUT</sub> = 7.75 Vrms (20dBm)	80	90	_	dB	

注 5: ミュートコントロール端子: 22 ピンはプルアップせず制御願います。

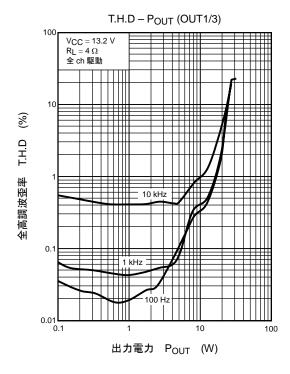
ミュート制御は、 $I_{MUTE} = 250~\mu A~$ 以上の能力があるトランジスタ. FET もしくはマイコンポートをご使用願います。

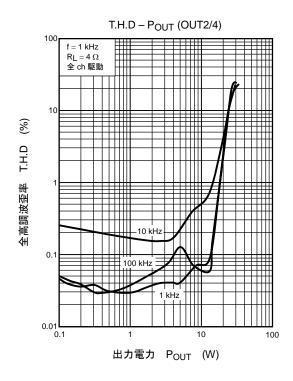
## 測定回路

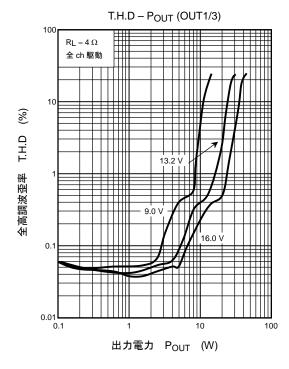


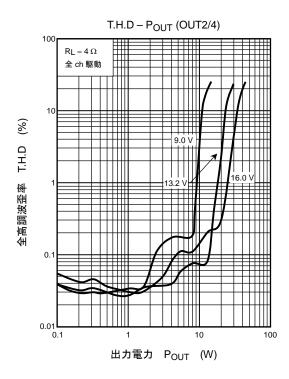
測定回路内の部品は、特性確認のために使用しているものであり、応用機器の誤動作や故障が発生しないことを保証 するものではありません。

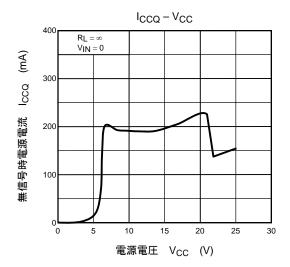
9 2004-05-07

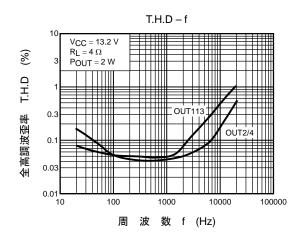


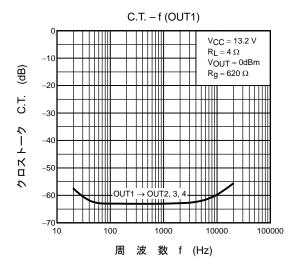


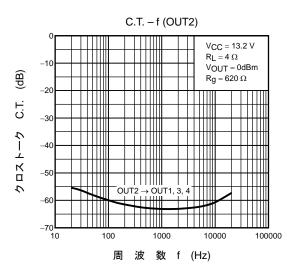


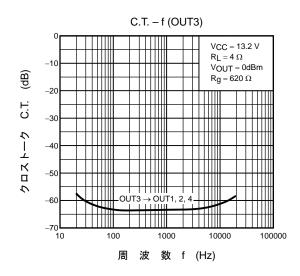


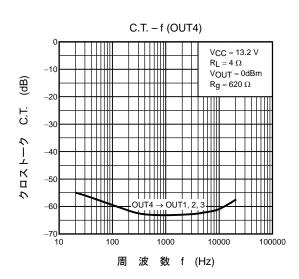


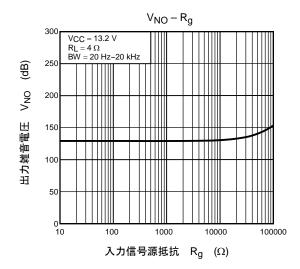


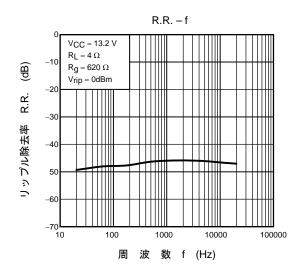


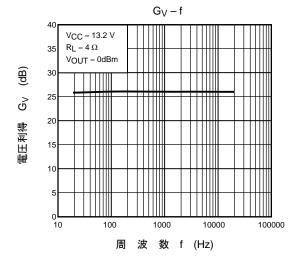


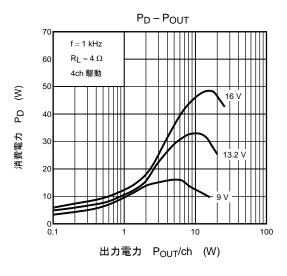


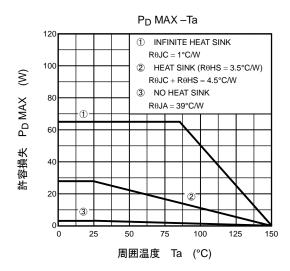






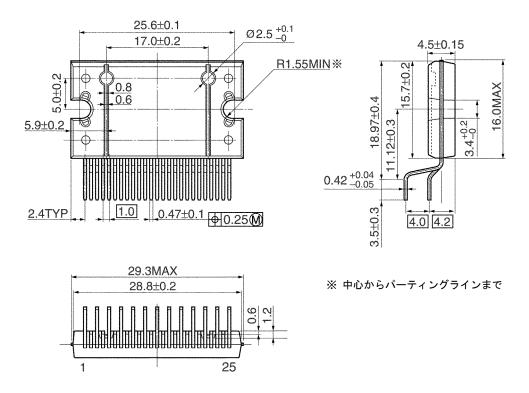






## 外形図

HZIP25-P-1.00F Unit: mm



質量: 7.7 g (標準)

はんだ付け性については、以下の条件で確認しています。

- (1) お客様の使用されるはんだ槽 (Sn-63Pb 半田槽) の場合 はんだ温度 230°C、浸漬時間 5 秒間 1 回、R タイプ フラックス使用
- (2) お客様の使用されるはんだ槽 (Sn-3.0Ag-0.5Cu 半田槽) の場合 はんだ温度 245°C、浸漬時間 5 秒間 1 回、R タイプ フラックス使用

#### 当社半導体製品取り扱い上のお願い

030519TBF

- 当社は品質、信頼性の向上に努めておりますが、一般に半導体製品は誤作動したり故障することがあります。当 社半導体製品をご使用いただく場合は、半導体製品の誤作動や故障により、生命・身体・財産が侵害されることの ないように、購入者側の責任において、機器の安全設計を行うことをお願いします。 なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用いただくと共に、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」など でご確認ください。
- 本資料に掲載されている製品は、一般的電子機器 (コンピュータ、パーソナル機器、事務機器、計測機器、産業用ロボット、家電機器など) に使用されることを意図しています。特別に高い品質・信頼性が要求され、その故障や誤作動が直接人命を脅かしたり人体に危害を及ぼす恐れのある機器 (原子力制御機器、航空宇宙機器、輸送機器、交通信号機器、燃焼制御、医療機器、各種安全装置など) にこれらの製品を使用すること (以下"特定用途"という) は意図もされていませんし、また保証もされていません。本資料に掲載されている製品を当該特定用途に使用することは、お客様の責任でなされることとなります。
- 本製品は正常動作時にも発熱し、特に、周辺部品を含む特性不良や故障によって本製品およびその周辺が異常に 高温となる可能性があります。
   また、装置および機器の最終段に用いられる場合が多く、外的要因による損傷を被る可能性がありますので、これらの点を十分考慮してご使用頂くことをお願いします。
- 本資料に掲載されている製品は、外国為替および外国貿易法により、輸出または海外への提供が規制されている ものです。
- 本資料に掲載されている技術情報は、製品の代表的動作·応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- ◆ 本資料に掲載されている製品を、国内外の法令、規則および命令により製造、販売を禁止されている応用製品に使用することはできません。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。